



[Biografía resumida: Entre media y una página]

Katzalin Olcoz es licenciada en Ciencias Físicas en 1991, en la especialidad de Cálculo Automático, y doctora en Ciencias Físicas en 1997, ambos en la Universidad Complutense de Madrid. El título de su tesis doctoral fue “Asignación testable de hardware en síntesis de alto nivel” y el director fue el profesor J. Francisco Tirado Fernández.

Su trayectoria docente comenzó en 1992 y ha continuado sin interrupciones hasta la actualidad. Ha desempeñado distintos puestos, siempre dentro del Departamento de Arquitectura de Computadores y Automática de la UCM. Desde marzo de 2000 es profesora Titular de Universidad en dicho departamento. A lo largo de estos años ha desempeñado varios cargos académicos: Secretaria de la Sección Departamental de Arquitectura de Computadores y Automática en la Facultad de Ciencias Físicas, Subdirectora del Departamento desde octubre de 2010 hasta noviembre de 2012 y, finalmente, Directora del Departamento desde noviembre de 2012 hasta octubre de 2016. Ha sido Profesora Visitante en School of Computer and Communication Sciences EPFL (Lausanne, Suiza) de abril a junio de 2018.

En cuanto a su trayectoria investigadora, desde 1991 he participado de manera continuada en proyectos de investigación competitivos relacionados con el diseño de sistemas digitales y la arquitectura de computadores y ha publicado artículos en revistas y congresos internacionales del área.

Ha sido revisora de algunas revistas como IEEE Transactions on Sustainable Computing, IEEE Transactions on Computer-Aided Design of Integrated Circuits and Systems, Integration, The VLSI Journal y IEE Proceedings – Computers & Digital Techniques. Fue editora de un número especial de la revista Integration, The VLSI Journal. También ha formado parte del comité de programa de varios congresos internacionales. Ha sido Local Arrangement Chair de los congresos “18th IEEE/IFIP International Conference on VLSI and System-On-Chip” (Madrid, 2010), “21st International workshop on power and timing modeling, optimization and simulation” (Madrid 2011) y “23rd ACM International conference on Great Lakes symposium on VLSI” (París, 2013) y General Chair de las “XXIV Jornadas de Paralelismo” (Madrid, 2013).

Ha participado como evaluadora en distintas comisiones de evaluación de la actividad investigadora. Desde septiembre de 2009 hasta julio de 2013 trabajó como Adjunta a la coordinación del Área de Ciencias de la Computación y Tecnología Informática de la ANEP.